

UNIVERSIDAD NACIONAL DEL CALLAO
FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA

RESOLUCIÓN DECANAL N°162-2018-DFIEE.- Bellavista, 15 de mayo de 2018 – EL DECANO DE LA FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA DE LA UNIVERSIDAD NACIONAL DEL CALLAO.

Visto, el **PROVEÍDO N°1491-2018-DFIEE** del Señor Decano de la FIEE, recibido el 11 de mayo de 2018 en la Secretaría Académica, donde se adjunta el informe del Dr. Ing. Nicanor Raúl Benites Saravia, Presidente del Jurado Revisor del Proyecto de Tesis del bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL**; pertenecientes a la Escuela Profesional de Ingeniería Electrónica, en el que indica que se encuentra **conforme**.

CONSIDERANDO:

Que, con **Resolución Decanal N° 380-2017-DFIEE** de fecha 17 de octubre de 2017, se resuelve: **“DESIGNAR**, al Jurado Evaluador del Proyecto de Tesis titulado **“CONTROLADOR LÓGICO PROGRAMABLE DE SALIDA TIPO RELÉ, BASADO EN ARDUINO PARA TRANSMISIÓN DE DATOS ENTRE ETAPAS DE PROCESOS INDUSTRIALES”**, presentado por el bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL**; pertenecientes a la Escuela Profesional de Ingeniería Electrónica, conformado por los siguientes: Dr. Ing. Nicanor Raúl Benites Saravia (Presidente); Mg. Ing. Wilbert Chávez Irazábal (Secretario); Ing. Luis Ernesto Cruzado Montañez (Vocal); Dr. Carlos Alberto Moreno Paredes (Suplente).

Que, con **Oficio N° 167-2017-SA/FIEE**, de Secretaría Académica, es recepcionado los 04 ejemplares del Proyecto de Tesis titulado: **“CONTROLADOR LÓGICO PROGRAMABLE DE SALIDA TIPO RELÉ, BASADO EN ARDUINO PARA TRANSMISIÓN DE DATOS ENTRE ETAPAS DE PROCESOS INDUSTRIALES”**, presentado por el bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL** de la Escuela Profesional de Ingeniería Electrónica, por el Dr. Ing. Nicanor Raúl Benites Saravia, Presidente del Jurado Evaluador, el 19 de octubre de 2018 para su respectiva opinión.

Que, con **PROVEÍDO N°1491-2018-DFIEE** del Señor Decano de la FIEE, recibido el 11 de mayo de 2018 en la Secretaría Académica, donde se adjunta el informe del Dr. Ing. Nicanor Raúl Benites Saravia, Presidente del Jurado Revisor del Proyecto de Tesis del bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL**; pertenecientes a la Escuela Profesional de Ingeniería Electrónica, en el que indica que se encuentra **conforme**.

Que, teniendo en cuenta que el interesado cumple con las exigencias requeridas en el **Reglamento de Grados y Títulos de Pregrado de la Universidad Nacional del Callao**, modificado con **Resolución de Consejo Universitario N° 309-2017-CU de fecha 24 de octubre de 2017**, en el que se establecen los requisitos para la titulación por modalidad de tesis sin ciclo de tesis respecto a la aprobación del proyecto de tesis, designación oficial del asesor y autorización para el desarrollo de la tesis, debiéndose ceñirse estrictamente al plazo especificado en el precitado Reglamento.

Estando a la documentación sustentatoria en autos; y, en uso de las atribuciones que le confiere los artículos 187° y 189.22° del Estatuto de la UNAC.

RESUELVE:



1. **APROBAR**, el Proyecto de Tesis titulado **“CONTROLADOR LÓGICO PROGRAMABLE DE SALIDA TIPO RELÉ, BASADO EN ARDUINO PARA TRANSMISIÓN DE DATOS ENTRE ETAPAS DE PROCESOS INDUSTRIALES”**, presentado por el bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL** de la Escuela Profesional de Ingeniería Electrónica, autorizándose su desarrollo.
2. **DESIGNAR**, como asesor del precitado Proyecto de Tesis al Docente **Dr. Ing. SANTIAGO LINDER RUBIÑOS JIMÉNEZ**.
3. **ESTABLECER**, que el bachiller **RIVERA VARGAS, JOSE LUIS** y los egresados **CHAFLOQUE MORENO, ALEXIS JHONNY** y **PAUCCAR ALCANTARA, LUIS MIGUEL**, deberán sujetarse al Reglamento de Grados y Títulos de Pregrado de la UNAC, Título IV – Capítulo II – Sub Capítulo I – Titulación por Modalidad de Tesis sin Ciclo de Tesis, en su art. 78° que establece un plazo máximo de dos (02) años para el desarrollo, presentación y sustentación de la tesis.
4. **TRANSCRIBIR**, la presente Resolución, a los interesados para conocimiento y fines consiguientes.

Regístrese, comuníquese y archívese.

JHGG/LECM/Cristy
RD1622018


UNIVERSIDAD NACIONAL DEL CALLAO
FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA
SECRETARÍA ACADÉMICA

ING. LUIS ERNESTO CRUZADO MONTAÑEZ
SECRETARIO ACADÉMICO


UNIVERSIDAD NACIONAL DEL CALLAO
FACULTAD DE INGENIERÍA ELÉCTRICA Y ELECTRÓNICA

DR. ING. JUAN HERBER GRADOS GAMARR
DECANO